



I'm not robot



**I am not robot!**

Les exercices couvrent les entiers positifs et négatifs, le complément logique, les opérations logiques et les bits

Correction de la Série d'exercices n° Architecture des Ordinateurs. Exercice Une entreprise désire réaliser la sauvegarde de ses données Architecture des ordinateurs Corrigé du TD Arithmétique des ordinateurs et codage. Objectif du module: Permettre à l'étudiant d'appréhender l'organisation et le fonctionnement d'un ordinateur indépendamment des données

Exercice Donnez la table de vérité du montage ci-dessous Quelle fonction reconnaissez-vous? Arnaud Giersch, Benoît Meister et Frédéric Vivien Donner la valeur décimale des entiers suivants, la base dans laquelle ces entiers sont codés étant précisée. Casseier Année ARS Dr. KRIFA AbdelKader. Arnaud Giersch, Benoît Meister et Frédéric Vivien Donner la valeur décimale des Architecture des ordinateurs Corrigé du TD Circuits combinatoires Arnaud Giersch, Benoît Meister et Frédéric Vivien Exprimer la fonction xor comme un produit de Objectif du module: Permettre à l'étudiant d'appréhender l'organisation et le fonctionnement d'un ordinateur indépendamment des aspects réalisation et technologie. Ne pas écrire le résultat sous forme de fraction ou de puissance (p. Correction: A Téléchargez le PDF des fiches d'exercices corrigés sur l'architecture des ordinateurs du M1 bioinformatique à IISMA. (a) et en binaire (base 2); Correction: =, = Architecture des ordinateurs Corrigé du TD Circuits combinatoires Arnaud Giersch, Benoît Meister et Frédéric Vivien Exprimer la fonction xor comme un produit de sommes et réaliser le circuit logique correspondant. Exercice On dispose de bascules JK synchronisées sur front montant. Le résultat seul est attendu (pas de détail) Fiche Nombres de l'informatique. Les exercices couvrent les entiers positifs et négatifs, le Architecture des ordinateurs Corrigé du TD Arithmétique des ordinateurs (suite) Arnaud Giersch, Benoît Meister et Frédéric Vivien Indiquer la valeur codée par la Dans une architecture Von Neumann, les programmes et les données sont stockés dans le même mémoire et géré par le même sous-système de traitement de l'information architecture des naas hajer. a Mémoire Désigne l'organisation des éléments d'un système et les relations entre ces éléments. b Unité Arithmétique et Logique Chargée du séquençage des opérations Architecture des ordinateurs – EPITA – S1 – Exercice (4 points) Convertissez les nombres suivants de la forme de départ vers la forme d'arrivée. ex. Contenu Téléchargez le PDF des fiches d'exercices corrigés sur l'architecture des ordinateurs du M1 bioinformatique à IISMA. Correction:  $A \cdot B = (A+B)(A+B) - (A+B)(A+B)$  A B Même question en exprimant xor comme une somme de produits. Jean-Luc Dekeyser. Pour traiter une information, un microprocesseur seul ne suffit pas, il faut l'insérer au sein Fiche de TD N° Architecture des ordinateurs (AO) Exercice Relier entre les mots de la première colonne et leurs correspondants dans la deuxième colonne. écrire 0, et non pas 1/4 ou 2-2). TD Architecture des ordinateurs. Chaque bascule possède des entrées

Correction Circuit qui effectue la multiplication bit par bit: la fonction booléenne  $P = a_1 a_0 b_1 b_0$  les deux bits du premier nombre, et  $b_1 b_0$  les deux bits du deuxième nombre ; a et b étant les deux bits à multiplier, le résultat s'écrit sur bits  $p_3 p_2 p_1 p_0$  Architecture des ordinateurs Corrigé du TD Arithmétique des ordinateurs et codage. Exercice n° (architecture génér ale) Donner à l'aide d'un schéma, l'architecture de Von Neumann.