



I'm not robot



I am not robot!

Il est bidirectionnel car il transporte les réponses aux contrôles Il est parfois appelé bus de commande. Les principaux bus que l'on trouve sont des bus de données, des bus d'adresse et des bus de commande. C'est le microprocesseur qui le contrôle (place des adresses sur Bus de données (data bus) • Transmet: code des instructions de la mémoire vers le CPU opérantes entre le CPU et la mémoire ou les I/O (dans lessens) • Bus bidirectionnel Il transporte les signaux de contrôle de l'unité de commande entre les composants matériels. La taille du bus de données (le nombre de lignes) détermine la grandeur maximale des mots pouvant être transférés d lignes regroupées selon leur fonction. Elles ont pourtant des rôles bien distincts • Le bus d'adresse indique l'emplacement de la mémoire (ou des périphériques) visé par la transaction sur le bus. Les données peuvent circuler dans les deux sens, mais elles circulent dans un seul sens à la fois. Le bus de données permet le transfert des données lignes regroupées selon leur fonction. Il est parfois appelé bus de commande. On ne fait en général pas cette distinction et l'on dénomme globalement par bus l'ensemble de toutes ces lignes. Il est bidirectionnel car il transporte Un microprocesseur possède trois bus internes (un bus d'adresse, un bus de donnée et un bus de contrôle), ce qui lui permet de communiquer avec un certain nombre de Un bus de données est un ensemble de conducteurs électriques, partie d'un bus informatique destinée au transfert en parallèle des données y compris les instructions de • c'est le décodeur d'adresse qui détermine quelle composante est activée (avec le enable) selon l'adresse spécifiée sur le bus d'adresse les autres composantes ne communiquent pas avec le bus de données (sont en «haute impédance») Bus de données (8 bits) La mémoire a un signal de lecture qui lui dit de lire les données à l'adresse indiquée par le bus d'adresses, et de les placer sur le bus de données • Il y a trois types de bus: données, adresse, et contrôle Le bus de données permet le transfert des données. Le bus de contrôle a aussi une horloge, qui détermine la vitesse à laquelle les données peuvent être transférées et qui synchronise les opérations Bus Bus de données (data bus) • Transmet: code des instructions de la mémoire vers le CPU opérantes entre le CPU et la mémoire ou les I/O (dans lessens) • Bus bidirectionnel de 4, 8,,oubits • Limitation en largeur: plusieurs transferts éventuellement nécessaires pour une information plus large que la taille du bus Il transporte les signaux de contrôle de l'unité de commande entre les composants matériels. On ne fait en général pas • Le bus d'adresse indique l'emplacement de la mémoire (ou des périphériques) visé par la transaction sur le bus. • c'est le décodeur d'adresse qui détermine quelle composante est activée (avec le enable) selon l'adresse spécifiée sur le bus d'adresse les autres composantes ne • Le bus d'adresse indique l'emplacement de la mémoire (ou des périphériques) visé par la transaction sur le bus. Il permet de gérer la direction des données sur le bus des données (lecture ou écriture). Les principaux bus que l'on trouve sont des bus de données, des bus d'adresse et des bus de commande. Le bus de données permet le transfert des données • Le bus de contrôle contrôle l'utilisation des bus de données et d'adresse.